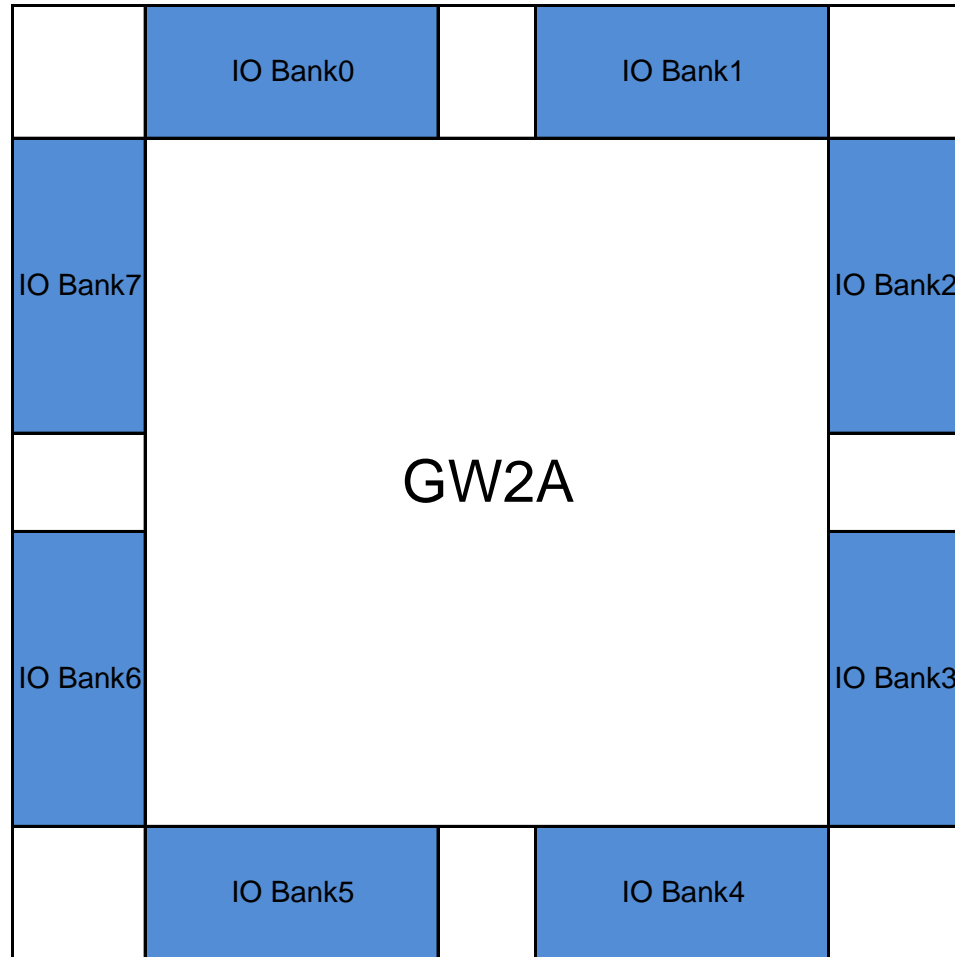


日期	版本	说明
2016/8/4	1.00	初始版本
2016/9/2	1.01	改动LQ144封装管脚32/33/34/35/53/55/56/57/58/59/105/125 对调LQ144封装IOR35A和IOR34B
2016/11/29	1.02	修改MODE管脚名称
2017/2/16	1.03	修改PG484封装管脚P19/P20
2017/6/9	1.04	修改MO/MI的位置

管脚名称	方向	说明
用户I/O管脚		
IO [End][Row/Column Number][A/B]	I/O	[End]提供管脚在器件中的位置信息，包括L(left) R(right) B(bottom) T(top)
		[Row/Column Number]提供管脚在器件中的具体行列位置信息，若[End]为T(top)或B(bottom)，则提供列信息，即管脚对应的CFU列数。若[End]为L(left)或R(right)，则提供行信息，即管脚对应的CFU行数
		[A/B]提供差分信号对信息
多功能管脚		
IO [End][Row/Column Number][A/B]/MMM		多功能管脚定义，/MMM表示在用户I/O功能的基础上有另外的一种或多种功能。当这些功能不使用的時候，这些管脚可以用作用户I/O
RECONFIG_N	I, 内部弱上拉	低电平脉冲开始新的GowinCONFIG配置
READY	I/O	高电平表示当前可以对器件进行编程配置
		低电平表示无法对器件进行编程配置
DONE	I/O	高电平表示成功完成编程配置
		低电平表示未完成编程配置或编程配置失败
FASTRD_N/D3	I/O	MSPI模式下Flash访问速度选择端口FASTRD_N，低电平表示使用高速Flash访问模式，高电平表示使用普通Flash访问模式
		CPU模式下的数据端口D3
MCLK/D4	I/O	MSPI模式下时钟输出MCLK
		CPU模式下的数据端口D4
MCS_N/D5	I/O	MSPI模式下的使能信号MCS_N，低电平有效
		CPU模式下的数据端口D5
MO/D6	I/O	MSPI模式下MOSI: Master数据输出/Slave数据输入
		CPU模式下的数据端口D6
MI/D7	I/O	MSPI模式下MISO: Master数据输入/Slave数据输出
		CPU模式下的数据端口D7
SSPI_CS_N/D0	I/O	SSPI模式下的使能信号SSPI_CS_N，低电平有效，内部弱上拉
		CPU模式下的数据端口D0
SO/D1	I/O	SSPI模式下MISO: Master数据输入/Slave数据输出
		CPU模式下的数据端口D1
SI/D2	I/O	SSPI模式下MOSI: Master数据输出/Slave数据输入
		CPU模式下的数据端口D2
TMS	I, 内部弱上拉	JTAG模式串行模式输入
TCK	I	JTAG模式串行时钟输入，需要在PCB上连接4.7K下拉电阻

管脚名称	方向	说明
TDI	I, 内部弱上拉	JTAG模式串行数据输入
TDO	O	JTAG模式串行数据输出
JTAGSEL_N	I, 内部弱上拉	JTAG模式选择信号, 低电平有效
SCLK	I	SSPI, SERIAL, CPU模式下的时钟输入
DIN	I, 内部弱上拉	SERIAL模式下的数据输入
DOUT	O	SERIAL模式下的数据输出
CLKHOLD_N	I, 内部弱上拉	高电平表示SSPI模式和CPU模式操作有效 低电平表示SSPI模式和CPU模式操作无效
WE_N	I	CPU模式下选择D[7: 0]的数据输入输出方向
GCLK[n]_[x]	I	全局时钟输入管脚。[n]: 差分信号对输入时, T(True)对应管脚A, C(Comp)对应管脚B。单端信号输入时, 仅限于从GCLKT[n]输入。[x]: 全局时钟差分序号
L/RPLL_[n]_fb	I	左边/右边PLL反馈输入管脚, [n]: 差分信号对输入时, T(True)对应管脚A, C(Comp)对应管脚B。单端信号输入时, 仅限于从PLLT_fb输入
L/RPLL_[n]_in	I	左边/右边PLL时钟输入管脚, [n]: 差分信号对输入时, T(True)对应管脚A, C(Comp)对应管脚B。单端信号输入时, 仅限于从PLLT_in输入
专用管脚		
MODE2	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口
MODE1	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口
MODE0	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口
EXTR	NA	外接10K 1%电阻到地
其他管脚		
NC	NA	预留未使用
VSS	NA	Ground管脚
VCC	NA	核电压供电管脚
VCCO#	NA	I/O BANK#的I/O电压供电管脚
VCCX	NA	辅助电压供电管脚
VCCPLLL0/1	NA	左边PLL0/1电压供电管脚, LQFP单独封装出来
VCCPLLR0/1	NA	右边PLL0/1电压供电管脚, LQFP单独封装出来
VCCPLLL	NA	PBGA封装: 左边PLL0/1电压供电管脚简称
VCCPLLR	NA	PBGA封装: 右边PLL0/1电压供电管脚简称



注!

- 1.每个Bank还提供一个独立的参考电压 (VREF) ;
- 2.用户可以选择使用IOB内置的VREF源 (等于 $0.5 \times V_{CC0}$) ;
- 3.也可选择外部的VREF输入 (使用Bank中任意一个IO管脚作为外部VREF输入)

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
EXTR	I/O		N/A				75	L7	N17
IOB12A	I/O	DQ5	5		True_of_IOB12B	TRUE	44	E2	
IOB12B	I/O	DQ5	5		Comp_of_IOB12A	TRUE	45	E3	
IOB13A	I/O	DQ5	5		True_of_IOB13B	NONE		B3	AB1
IOB13B	I/O	DQ5	5		Comp_of_IOB13A	NONE		A2	AB2
IOB14A	I/O	DQ5	5		True_of_IOB14B	TRUE	46	C1	Y6
IOB14B	I/O	DQ5	5		Comp_of_IOB14A	TRUE	47	D2	AA6
IOB15A	I/O	DQ5	5		True_of_IOB15B	NONE			
IOB15B	I/O	DQ5	5		Comp_of_IOB15A	NONE			
IOB16A	I/O	DQ5	5		True_of_IOB16B	TRUE		E1	W7
IOB16B	I/O	DQ5	5		Comp_of_IOB16A	TRUE		F2	W8
IOB17A	I/O	DQ5	5		True_of_IOB17B	NONE	48		AB3
IOB17B	I/O	DQ5	5		Comp_of_IOB17A	NONE	49		AB4
IOB18A	I/O	DQ5	5		True_of_IOB18B	TRUE		F4	Y7
IOB18B	I/O	DQ5	5		Comp_of_IOB18A	TRUE		G6	Y8
IOB19A	I/O	DQ5	5		True_of_IOB19B	NONE		F3	V10
IOB19B	I/O	DQ5	5		Comp_of_IOB19A	NONE		F1	V11
IOB20A	I/O	DQ5	5		True_of_IOB20B	TRUE	50	G5	W9
IOB20B	I/O	DQ5	5		Comp_of_IOB20A	TRUE	51	G4	Y9
IOB21A	I/O	DQS5	5		True_of_IOB21B	NONE		G2	AB5
IOB21B	I/O	DQS5	5		Comp_of_IOB21A	NONE		G3	AB6
IOB22A	I/O	DQ5	5		True_of_IOB22B	TRUE	52	F5	AA7
IOB22B	I/O	DQ5	5		Comp_of_IOB22A	TRUE	54	H6	AB7
IOB23A	I/O	DQ5	5		True_of_IOB23B	NONE			AA8
IOB23B	I/O	DQ5	5		Comp_of_IOB23A	NONE			AB8
IOB24A	I/O	DQ5	5		True_of_IOB24B	TRUE		G1	W10
IOB24B	I/O	DQ5	5		Comp_of_IOB24A	TRUE		H2	W11
IOB25A	I/O	DQ5	5		True_of_IOB25B	NONE			AA11
IOB25B	I/O	DQ5	5		Comp_of_IOB25A	NONE			AB11
IOB26A	I/O	DQ5	5		True_of_IOB26B	TRUE		H4	Y10
IOB26B	I/O	DQ5	5		Comp_of_IOB26A	TRUE		J6	Y11
IOB27A/GCLKT_5	I/O	DQ5	5	GCLKT_5	True_of_IOB27B	NONE		J1	AB9
IOB27B/GCLKC_5	I/O	DQ5	5	GCLKC_5	Comp_of_IOB27A	NONE		J3	AB10

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
I0B2A	I/O	DQ4	5		True_of_I0B2B	TRUE		A4	U6
I0B2B	I/O	DQ4	5		Comp_of_I0B2A	TRUE		C5	U7
I0B30A/GCLKT_4	I/O	DQ6	4	GCLKT_4	True_of_I0B30B	TRUE	56	L2	AB12
I0B30B/GCLKC_4	I/O	DQ6	4	GCLKC_4	Comp_of_I0B30A	TRUE	57	M1	AA12
I0B31A	I/O	DQ6	4		True_of_I0B31B	NONE			Y12
I0B31B	I/O	DQ6	4		Comp_of_I0B31A	NONE			Y13
I0B32A	I/O	DQ6	4		True_of_I0B32B	TRUE		H3	W12
I0B32B	I/O	DQ6	4		Comp_of_I0B32A	TRUE		H1	W13
I0B33A	I/O	DQ6	4		True_of_I0B33B	NONE	58		AB13
I0B33B	I/O	DQ6	4		Comp_of_I0B33A	NONE	59		AB14
I0B34A	I/O	DQ6	4		True_of_I0B34B	TRUE	60	J2	AB15
I0B34B	I/O	DQ6	4		Comp_of_I0B34A	TRUE	61	K1	AA15
I0B35A	I/O	DQ6	4		True_of_I0B35B	NONE		H5	V12
I0B35B	I/O	DQ6	4		Comp_of_I0B35A	NONE		J4	V13
I0B36A	I/O	DQ6	4		True_of_I0B36B	TRUE		K3	AB16
I0B36B	I/O	DQ6	4		Comp_of_I0B36A	TRUE		K2	AA16
I0B37A	I/O	DQS6	4		True_of_I0B37B	NONE		J5	Y14
I0B37B	I/O	DQS6	4		Comp_of_I0B37A	NONE		K6	Y15
I0B38A	I/O	DQ6	4		True_of_I0B38B	TRUE	62	L1	V14
I0B38B	I/O	DQ6	4		Comp_of_I0B38A	TRUE	63	L3	V15
I0B39A	I/O	DQ6	4		True_of_I0B39B	NONE		K4	AB17
I0B39B	I/O	DQ6	4		Comp_of_I0B39A	NONE		L5	AB18
I0B3A	I/O	DQ4	5		True_of_I0B3B	NONE		D6	W5
I0B3B	I/O	DQ4	5		Comp_of_I0B3A	NONE		E7	W6
I0B40A	I/O	DQ6	4		True_of_I0B40B	TRUE	64	K5	AA17
I0B40B	I/O	DQ6	4		Comp_of_I0B40A	TRUE	65	L4	Y17
I0B41A	I/O	DQ6	4		True_of_I0B41B	NONE		N2	W14
I0B41B	I/O	DQ6	4		Comp_of_I0B41A	NONE		P1	W15
I0B42A	I/O	DQ6	4		True_of_I0B42B	TRUE	66	M3	
I0B42B	I/O	DQ6	4		Comp_of_I0B42A	TRUE	67	N1	
I0B43A	I/O	DQ6	4		True_of_I0B43B	NONE		M2	AB19
I0B43B	I/O	DQ6	4		Comp_of_I0B43A	NONE		N3	AB20
I0B44A	I/O	DQ6	4		True_of_I0B44B	TRUE		R1	Y16

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
I0B44B	I/O	DQ6	4		Comp_of_I0B44A	TRUE		P2	W16
I0B45A	I/O	DQ6	4		True_of_I0B45B	NONE		P4	
I0B45B	I/O	DQ6	4		Comp_of_I0B45A	NONE		T4	
I0B48A	I/O	DQS7	4		True_of_I0B48B	TRUE	68	R3	Y19
I0B48B	I/O	DQS7	4		Comp_of_I0B48A	TRUE	69	T2	Y18
I0B49A	I/O	DQ7	4		True_of_I0B49B	NONE			
I0B49B	I/O	DQ7	4		Comp_of_I0B49A	NONE			
I0B4A	I/O	DQ4	5		True_of_I0B4B	TRUE		A3	V6
I0B4B	I/O	DQ4	5		Comp_of_I0B4A	TRUE		B4	V7
I0B50A	I/O	DQ7	4		True_of_I0B50B	TRUE		P5	V16
I0B50B	I/O	DQ7	4		Comp_of_I0B50A	TRUE		R5	U16
I0B51A	I/O	DQ7	4		True_of_I0B51B	NONE			W17
I0B51B	I/O	DQ7	4		Comp_of_I0B51A	NONE			W18
I0B52A	I/O	DQ7	4		True_of_I0B52B	TRUE		R4	
I0B52B	I/O	DQ7	4		Comp_of_I0B52A	TRUE		T3	
I0B53A	I/O	DQ7	4		True_of_I0B53B	NONE	70		AA20
I0B53B	I/O	DQ7	4		Comp_of_I0B53A	NONE	71		Y20
I0B54A	I/O	DQ7	4		True_of_I0B54B	TRUE		R6	V17
I0B54B	I/O	DQ7	4		Comp_of_I0B54A	TRUE		T5	V18
I0B55A	I/O	DQ7	4		True_of_I0B55B	NONE			W19
I0B55B	I/O	DQ7	4		Comp_of_I0B55A	NONE	72		V19
I0B5A	I/O	DQ4	5		True_of_I0B5B	NONE	38		
I0B5B	I/O	DQ4	5		Comp_of_I0B5A	NONE	39		
I0B6A	I/O	DQ4	5		True_of_I0B6B	TRUE	40		Y4
I0B6B	I/O	DQ4	5		Comp_of_I0B6A	TRUE	41		Y5
I0B7A	I/O	DQ4	5		True_of_I0B7B	NONE	42	A5	V8
I0B7B	I/O	DQ4	5		Comp_of_I0B7A	NONE	43	B6	V9
I0B8A	I/O	DQ4	5		True_of_I0B8B	TRUE		B1	
I0B8B	I/O	DQ4	5		Comp_of_I0B8A	TRUE		C2	
I0B9A	I/O	DQS4	5		True_of_I0B9B	NONE		D3	Y3
I0B9B	I/O	DQS4	5		Comp_of_I0B9A	NONE		D1	AA3
I0L11A	I/O	DQ1	7		True_of_I0L11B	TRUE		F10	C2
I0L11B	I/O	DQ1	7		Comp_of_I0L11A	TRUE			C1

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOL12A	I/O	DQ1	7		True_of_IOL12B	NONE			D1
IOL12B	I/O	DQ1	7		Comp_of_IOL12A	NONE			E1
IOL13A	I/O	DQ1	7		True_of_IOL13B	TRUE		B11	
IOL13B	I/O	DQ1	7		Comp_of_IOL13A	TRUE		A12	
IOL14A	I/O	DQ1	7		True_of_IOL14B	NONE			F2
IOL14B	I/O	DQ1	7		Comp_of_IOL14A	NONE			G2
IOL15A	I/O	DQ1	7		True_of_IOL15B	TRUE		A11	F1
IOL15B	I/O	DQ1	7		Comp_of_IOL15A	TRUE		C11	G1
IOL16A	I/O	DQ1	7		True_of_IOL16B	NONE			H4
IOL16B	I/O	DQ1	7		Comp_of_IOL16A	NONE			J4
IOL17A	I/O	DQ1	7		True_of_IOL17B	TRUE		D10	H3
IOL17B	I/O	DQ1	7		Comp_of_IOL17A	TRUE		E10	J3
IOL18A	I/O	DQ1	7		True_of_IOL18B	NONE			H2
IOL18B	I/O	DQ1	7		Comp_of_IOL18A	NONE			H1
IOL20A	I/O	DQ1	7		True_of_IOL20B	TRUE			J1
IOL20B	I/O	DQ1	7		Comp_of_IOL20A	TRUE			K1
IOL21A	I/O	DQ1	7		True_of_IOL21B	NONE			K5
IOL21B	I/O	DQ1	7		Comp_of_IOL21A	NONE			L5
IOL22A	I/O	DQS1	7		True_of_IOL22B	TRUE	9	D11	L2
IOL22B	I/O	DQS1	7		Comp_of_IOL22A	TRUE	10		L1
IOL23A	I/O	DQ1	7		True_of_IOL23B	NONE			K3
IOL23B	I/O	DQ1	7		Comp_of_IOL23A	NONE			L3
IOL24A	I/O	DQ1	7		True_of_IOL24B	TRUE			K4
IOL24B	I/O	DQ1	7		Comp_of_IOL24A	TRUE			L4
IOL25A	I/O	DQ1	7		True_of_IOL25B	NONE			M2
IOL25B	I/O	DQ1	7		Comp_of_IOL25A	NONE			M1
IOL26A	I/O	DQ1	7		True_of_IOL26B	TRUE			P1
IOL26B	I/O	DQ1	7		Comp_of_IOL26A	TRUE			N1
IOL27A/GCLKT_7	I/O	DQ1	7	GCLKT_7	True_of_IOL27B	NONE	11	A9	R1
IOL27B/GCLKC_7	I/O	DQ1	7	GCLKC_7	Comp_of_IOL27A	NONE	12	C9	T1
IOL29A/GCLKT_6	I/O	DQ2	6	GCLKT_6	True_of_IOL29B	TRUE	25	C8	M4
IOL29B/GCLKC_6	I/O	DQ2	6	GCLKC_6	Comp_of_IOL29A	TRUE	26	A8	M3
IOL2A	I/O	DQ0	7		True_of_IOL2B	TRUE	3	B14	E5

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOL2B	I/O	DQ0	7		Comp_of_IOL2A	TRUE	4	A15	F5
IOL30A	I/O	DQ2	6		True_of_IOL30B	NONE			U1
IOL30B	I/O	DQ2	6		Comp_of_IOL30A	NONE			U2
IOL31A	I/O	DQ2	6		True_of_IOL31B	TRUE		F9	N4
IOL31B	I/O	DQ2	6		Comp_of_IOL31A	TRUE		E11	N3
IOL32A	I/O	DQ2	6		True_of_IOL32B	NONE	23		M5
IOL32B	I/O	DQ2	6		Comp_of_IOL32A	NONE	24		N5
IOL33A	I/O	DQ2	6		True_of_IOL33B	TRUE	27	B9	T2
IOL33B	I/O	DQ2	6		Comp_of_IOL33A	TRUE	28	A10	R2
IOL34A	I/O	DQ2	6		True_of_IOL34B	NONE			V1
IOL34B	I/O	DQ2	6		Comp_of_IOL34A	NONE			W1
IOL35A	I/O	DQ2	6		True_of_IOL35B	TRUE		F8	P3
IOL35B	I/O	DQ2	6		Comp_of_IOL35A	TRUE		D9	R3
IOL36A	I/O	DQS2	6		True_of_IOL36B	NONE	29		P4
IOL36B	I/O	DQS2	6		Comp_of_IOL36A	NONE	30		R4
IOL38A	I/O	DQ2	6		True_of_IOL38B	TRUE		D8	Y1
IOL38B	I/O	DQ2	6		Comp_of_IOL38A	TRUE		E9	Y2
IOL39A	I/O	DQ2	6		True_of_IOL39B	NONE			T3
IOL39B	I/O	DQ2	6		Comp_of_IOL39A	NONE			U3
IOL3A	I/O	DQ0	7		True_of_IOL3B	NONE			B3
IOL3B	I/O	DQ0	7		Comp_of_IOL3A	NONE			B2
IOL40A	I/O	DQ2	6		True_of_IOL40B	TRUE		B7	
IOL40B	I/O	DQ2	6		Comp_of_IOL40A	TRUE		C7	
IOL41A	I/O	DQ2	6		True_of_IOL41B	NONE			
IOL41B	I/O	DQ2	6		Comp_of_IOL41A	NONE			
IOL42A	I/O	DQ2	6		True_of_IOL42B	TRUE	32		
IOL42B	I/O	DQ2	6		Comp_of_IOL42A	TRUE	33		
IOL43A	I/O	DQ2	6		True_of_IOL43B	NONE			
IOL43B	I/O	DQ2	6		Comp_of_IOL43A	NONE			
IOL44A	I/O	DQ2	6		True_of_IOL44B	TRUE			V3
IOL44B	I/O	DQ2	6		Comp_of_IOL44A	TRUE			W3
IOL45A/LPLL2_T_in	I/O	DQ2	6	LPLL2_T_in	True_of_IOL45B	NONE	34	F7	AA1
IOL45B/LPLL2_C_in	I/O	DQ2	6	LPLL2_C_in	Comp_of_IOL45A	NONE		E8	AA2

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOL47A/LPLL2_T_fb	I/O	DQ3	6	LPLL2_T_fb	True_of_IOL47B	TRUE		C4	P5
IOL47B/LPLL2_C_fb	I/O	DQ3	6	LPLL2_C_fb	Comp_of_IOL47A	TRUE		B5	R5
IOL48A	I/O	DQ3	6		True_of_IOL48B	NONE			T4
IOL48B	I/O	DQ3	6		Comp_of_IOL48A	NONE			U4
IOL49A	I/O	DQ3	6		True_of_IOL48B	TRUE			
IOL49B	I/O	DQ3	6		Comp_of_IOL49A	TRUE			
IOL4A	I/O	DQ0	7		True_of_IOL4B	TRUE			G6
IOL4B	I/O	DQ0	7		Comp_of_IOL4A	TRUE			G5
IOL50A	I/O	DQS3	6		True_of_IOL50B	NONE			V4
IOL50B	I/O	DQS3	6		Comp_of_IOL50A	NONE			W4
IOL51A	I/O	DQ3	6		True_of_IOL51B	TRUE			
IOL51B	I/O	DQ3	6		Comp_of_IOL51A	TRUE			
IOL52A	I/O	DQ3	6		True_of_IOL52B	NONE			
IOL52B	I/O	DQ3	6		Comp_of_IOL52A	NONE			
IOL53A	I/O	DQ3	6		True_of_IOL53B	TRUE		E6	V5
IOL53B	I/O	DQ3	6		Comp_of_IOL53A	TRUE		D7	U5
IOL54A	I/O	DQ3	6		True_of_IOL54B	NONE			T5
IOL54B	I/O	DQ3	6		Comp_of_IOL54A	NONE			T6
IOL5A	I/O	DQ0	7		True_of_IOL5B	NONE			D3
IOL5B	I/O	DQ0	7		Comp_of_IOL5A	NONE			C3
IOL6A	I/O	DQS0	7		True_of_IOL6B	TRUE			E4
IOL6B	I/O	DQS0	7		Comp_of_IOL6A	TRUE			E3
IOL7A/LPLL1_T_in	I/O	DQ0	7	LPLL1_T_in	True_of_IOL7B	NONE	6	C12	F4
IOL7B/LPLL1_C_in	I/O	DQ0	7	LPLL1_C_in	Comp_of_IOL7A	NONE	7	B12	G4
IOL8A/LPLL1_T_fb	I/O	DQ0	7	LPLL1_T_fb	True_of_IOL8B	TRUE		B13	F3
IOL8B/LPLL1_C_fb	I/O	DQ0	7	LPLL1_C_fb	Comp_of_IOL8A	TRUE		A14	G3
IOL9A	I/O	DQ0	7		True_of_IOL9B	NONE			H5
IOL9B	I/O	DQ0	7		Comp_of_IOL9A	NONE			J5
IOR11A	I/O	DQ10	2		True_of_IOR11B	TRUE		R12	G19
IOR11B	I/O	DQ10	2		Comp_of_IOR11A	TRUE		P13	G20
IOR12A	I/O	DQ10	2		True_of_IOR12B	NONE			F20
IOR12B	I/O	DQ10	2		Comp_of_IOR12A	NONE			F21
IOR13A	I/O	DQ10	2		True_of_IOR13B	TRUE			

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOR13B	I/O	DQ10	2		Comp_of_IOR13A	TRUE			
IOR14A	I/O	DQ10	2		True_of_IOR14B	NONE			C22
IOR14B	I/O	DQ10	2		Comp_of_IOR14A	NONE			D22
IOR15A	I/O	DQ10	2		True_of_IOR15B	TRUE			H20
IOR15B	I/O	DQ10	2		Comp_of_IOR15A	TRUE			H21
IOR16A	I/O	DQ10	2		True_of_IOR16B	NONE			J19
IOR16B	I/O	DQ10	2		Comp_of_IOR16A	NONE			J20
IOR17A	I/O	DQ10	2		True_of_IOR17B	TRUE		R11	F22
IOR17B	I/O	DQ10	2		Comp_of_IOR17A	TRUE		T12	E22
IOR18A	I/O	DQ10	2		True_of_IOR18B	NONE			G21
IOR18B	I/O	DQ10	2		Comp_of_IOR18A	NONE			G22
IOR20A	I/O	DQ10	2		True_of_IOR20B	TRUE	102	R13	H22
IOR20B	I/O	DQ10	2		Comp_of_IOR20A	TRUE	101	T14	J22
IOR21A	I/O	DQ10	2		True_of_IOR21B	NONE			K22
IOR21B	I/O	DQ10	2		Comp_of_IOR21A	NONE			L22
IOR22A	I/O	DQS10	2		True_of_IOR22B	TRUE	100	M10	K19
IOR22B	I/O	DQS10	2		Comp_of_IOR22A	TRUE	99	N11	L19
IOR23A	I/O	DQ10	2		True_of_IOR23B	NONE			K20
IOR23B	I/O	DQ10	2		Comp_of_IOR23A	NONE			L20
IOR24A	I/O	DQ10	2		True_of_IOR24B	TRUE		T11	L21
IOR24B	I/O	DQ10	2		Comp_of_IOR24A	TRUE		P11	M21
IOR25A/TDO	I/O	DQ10	2	TDO	True_of_IOR25B	NONE	18	C6	M22
IOR25B/TMS	I/O	DQ10	2	TMS	Comp_of_IOR25A	NONE	13	B8	N22
IOR26A/TCK	I/O	DQ10	2	TCK	True_of_IOR26B	TRUE	14	A7	N20
IOR26B/TDI	I/O	DQ10	2	TDI	Comp_of_IOR26A	TRUE	16	A6	M20
IOR27A/GCLKT_2	I/O	DQ10	2	GCLKT_2	True_of_IOR27B	NONE	98	N10	M19
IOR27B/GCLKC_2	I/O	DQ10	2	GCLKC_2	Comp_of_IOR27A	NONE	97	M11	N19
IOR29A/GCLKT_3	I/O	DQ9	3	GCLKT_3	True_of_IOR29B	TRUE		T7	P22
IOR29B/GCLKC_3	I/O	DQ9	3	GCLKC_3	Comp_of_IOR29A	TRUE		R8	R22
IOR2A	I/O	DQ11	2		True_of_IOR2B	TRUE			F18
IOR2B	I/O	DQ11	2		Comp_of_IOR2A	TRUE			F19
IOR31B/RECONFIG_N	I/O	DQ9	3	RECONFIG_N	Comp_of_IOR31A	TRUE	20	B10	T21
IOR32A/READY	I/O	DQ9	3	READY	True_of_IOR32B	NONE	22	A13	L18

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOR32B/DONE	I/O	DQ9	3	DONE	Comp_of_IOR32A	NONE	21	C13	M18
IOR33A/MI/D7	I/O	DQ9	3	MI/D7	True_of_IOR33B	TRUE	96	P10	P19
IOR33B/MO/D6	I/O	DQ9	3	MO/D6	Comp_of_IOR33A	TRUE	95	R10	P20
IOR34A/MCS_N/D5	I/O	DQ9	3	MCS_N/D5	True_of_IOR34B	NONE	94	M9	N18
IOR34B/MCLK/D4	I/O	DQ9	3	MCLK/D4	Comp_of_IOR34A	NONE	93	L10	P18
IOR35A/FASTRD_N/D3	I/O	DQ9	3	FASTRD_N/D3	True_of_IOR35B	TRUE	92	R9	R20
IOR35B/D2	I/O	DQ9	3	D2	Comp_of_IOR35A	TRUE	90	T10	R21
IOR36A/D1	I/O	DQS9	3	D1	True_of_IOR36B	NONE	88	M8	V22
IOR36B/D0	I/O	DQS9	3	D0	Comp_of_IOR36A	NONE	87	N9	W22
IOR38A/DIN	I/O	DQ9	3	DIN	True_of_IOR38B	TRUE	86	T9	T20
IOR38B/DOUT	I/O	DQ9	3	DOUT	Comp_of_IOR38A	TRUE	85	P9	U20
IOR39A/SCLK	I/O	DQ9	3	SCLK	True_of_IOR39B	NONE	15	C10	T19
IOR39B	I/O	DQ9	3		Comp_of_IOR39A	NONE			R19
IOR3A	I/O	DQ11	2		True_of_IOR3B	NONE			E19
IOR3B	I/O	DQ11	2		Comp_of_IOR3A	NONE			E20
IOR40A	I/O	DQ9	3		True_of_IOR40B	TRUE		N8	
IOR40B	I/O	DQ9	3		Comp_of_IOR40A	TRUE		L9	
IOR41A	I/O	DQ9	3		True_of_IOR41B	NONE			
IOR41B	I/O	DQ9	3		Comp_of_IOR41A	NONE			
IOR42A	I/O	DQ9	3		True_of_IOR42B	TRUE	84	P8	
IOR42B	I/O	DQ9	3		Comp_of_IOR42A	TRUE	83	T8	
IOR43A	I/O	DQ9	3		True_of_IOR43B	NONE			
IOR43B	I/O	DQ9	3		Comp_of_IOR43A	NONE			
IOR44A	I/O	DQ9	3		True_of_IOR44B	TRUE		M6	Y22
IOR44B	I/O	DQ9	3		Comp_of_IOR44A	TRUE		L8	AA22
IOR45A/RPLL2_T_in	I/O	DQ9	3	RPLL2_T_in	True_of_IOR45B	NONE	82		R18
IOR45B/RPLL2_C_in	I/O	DQ9	3	RPLL2_C_in	Comp_of_IOR45A	NONE			T18
IOR47A/RPLL2_T_fb	I/O	DQ8	3	RPLL2_T_fb	True_of_IOR47B	TRUE		M7	Y21
IOR47B/RPLL2_C_fb	I/O	DQ8	3	RPLL2_C_fb	Comp_of_IOR47A	TRUE		N7	AA21
IOR48A	I/O	DQ8	3		True_of_IOR48B	NONE			W20
IOR48B	I/O	DQ8	3		Comp_of_IOR48A	NONE			V20
IOR49A	I/O	DQ8	3		True_of_IOR49B	TRUE	80	R7	
IOR49B	I/O	DQ8	3		Comp_of_IOR49A	TRUE	79	P7	

Pin List

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOR4A	I/O	DQ11	2		True_of_IOR4B	TRUE			G17
IOR4B	I/O	DQ11	2		Comp_of_IOR4A	TRUE			G18
IOR50A	I/O	DQS8	3		True_of_IOR50B	NONE	78		AB22
IOR50B	I/O	DQS8	3		Comp_of_IOR50A	NONE	76		AB21
IOR51A	I/O	DQ8	3		True_of_IOR51B	TRUE		N6	
IOR51B	I/O	DQ8	3		Comp_of_IOR51A	TRUE			
IOR52A	I/O	DQ8	3		True_of_IOR52B	NONE			
IOR52B	I/O	DQ8	3		Comp_of_IOR52A	NONE			
IOR53A	I/O	DQ8	3		True_of_IOR53B	TRUE		P6	T17
IOR53B	I/O	DQ8	3		Comp_of_IOR53A	TRUE		T6	U17
IOR54A	I/O	DQ8	3		True_of_IOR54B	NONE			U19
IOR54B	I/O	DQ8	3		Comp_of_IOR54A	NONE			U18
IOR5A	I/O	DQ11	2		True_of_IOR5B	NONE			H19
IOR5B	I/O	DQ11	2		Comp_of_IOR5A	NONE			H18
IOR6A	I/O	DQS11	2		True_of_IOR6B	TRUE			D19
IOR6B	I/O	DQS11	2		Comp_of_IOR6A	TRUE			D20
IOR7A/RPLL1_T_in	I/O	DQ11	2	RPLL1_T_in	True_of_IOR7B	NONE	106	T15	B20
IOR7B/RPLL1_C_in	I/O	DQ11	2	RPLL1_C_in	Comp_of_IOR7A	NONE	105	R14	C20
IOR8A/RPLL1_T_fb	I/O	DQ11	2	RPLL1_T_fb	True_of_IOR8B	TRUE		P12	B21
IOR8B/RPLL1_C_fb	I/O	DQ11	2	RPLL1_C_fb	Comp_of_IOR8A	TRUE		T13	C21
IOR9A	I/O	DQ11	2		True_of_IOR9B	NONE			J18
IOR9B	I/O	DQ11	2		Comp_of_IOR9A	NONE			K18
IOT12A	I/O	DQ14	0		True_of_IOT12B	TRUE	134	F12	
IOT12B	I/O	DQ14	0		Comp_of_IOT12A	TRUE	133	G13	
IOT13A	I/O	DQ14	0		True_of_IOT13B	NONE		G15	D7
IOT13B	I/O	DQ14	0		Comp_of_IOT13A	NONE		G14	D8
IOT14A	I/O	DQ14	0		True_of_IOT14B	TRUE	132	G11	A2
IOT14B	I/O	DQ14	0		Comp_of_IOT14A	TRUE	131	H12	A3
IOT15A	I/O	DQ14	0		True_of_IOT15B	NONE			
IOT15B	I/O	DQ14	0		Comp_of_IOT15A	NONE			
IOT16A	I/O	DQ14	0		True_of_IOT16B	TRUE		G16	C7
IOT16B	I/O	DQ14	0		Comp_of_IOT16A	TRUE		H15	C8
IOT17A	I/O	DQ14	0		True_of_IOT17B	NONE	130		A4

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOT17B	I/O	DQ14	0		Comp_of_IOT17A	NONE	129		A5
IOT18A	I/O	DQ14	0		True_of_IOT18B	TRUE		H13	B6
IOT18B	I/O	DQ14	0		Comp_of_IOT18A	TRUE		J12	A6
IOT19A	I/O	DQ14	0		True_of_IOT19B	NONE	128		E8
IOT19B	I/O	DQ14	0		Comp_of_IOT19A	NONE			E9
IOT20A	I/O	DQ14	0		True_of_IOT20B	TRUE		H14	D9
IOT20B	I/O	DQ14	0		Comp_of_IOT20A	TRUE		H16	D10
IOT21A	I/O	DQS14	0		True_of_IOT21B	NONE			B7
IOT21B	I/O	DQS14	0		Comp_of_IOT21A	NONE			A7
IOT22A	I/O	DQ14	0		True_of_IOT22B	TRUE	125	J16	C9
IOT22B	I/O	DQ14	0		Comp_of_IOT22A	TRUE		J14	C10
IOT23A	I/O	DQ14	0		True_of_IOT23B	NONE	126		B8
IOT23B	I/O	DQ14	0		Comp_of_IOT23A	NONE	124		A8
IOT24A	I/O	DQ14	0		True_of_IOT24B	TRUE		J15	A9
IOT24B	I/O	DQ14	0		Comp_of_IOT24A	TRUE		K16	A10
IOT25A	I/O	DQ14	0		True_of_IOT25B	NONE			E10
IOT25B	I/O	DQ14	0		Comp_of_IOT25A	NONE			E11
IOT26A	I/O	DQ14	0		True_of_IOT26B	TRUE			A11
IOT26B	I/O	DQ14	0		Comp_of_IOT26A	TRUE			A12
IOT27A/GCLKT_0	I/O	DQ14	0	GCLKT_0	True_of_IOT27B	NONE	123	H11	B11
IOT27B/GCLKC_0	I/O	DQ14	0	GCLKC_0	Comp_of_IOT27A	NONE	122	J13	B12
IOT2A	I/O	DQ15	0		True_of_IOT2B	TRUE		L15	D5
IOT2B	I/O	DQ15	0		Comp_of_IOT2A	TRUE	141		D6
IOT30A/GCLKT_1	I/O	DQ13	1	GCLKT_1	True_of_IOT30B	TRUE	121	K14	D11
IOT30B/GCLKC_1	I/O	DQ13	1	GCLKC_1	Comp_of_IOT30A	TRUE	120	K15	D12
IOT31A	I/O	DQ13	1		True_of_IOT31B	NONE			C11
IOT31B	I/O	DQ13	1		Comp_of_IOT31A	NONE			C12
IOT32A	I/O	DQ13	1		True_of_IOT32B	TRUE		J11	E12
IOT32B	I/O	DQ13	1		Comp_of_IOT32A	TRUE		L12	E13
IOT33A	I/O	DQ13	1		True_of_IOT33B	NONE			A13
IOT33B	I/O	DQ13	1		Comp_of_IOT33A	NONE			A14
IOT34A	I/O	DQ13	1		True_of_IOT34B	TRUE		L16	A15
IOT34B	I/O	DQ13	1		Comp_of_IOT34A	TRUE		L14	B15

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOT35A	I/O	DQ13	1		True_of_IOT35B	NONE			C13
IOT35B	I/O	DQ13	1		Comp_of_IOT35A	NONE			D13
IOT36A	I/O	DQ13	1		True_of_IOT36B	TRUE		K13	C14
IOT36B	I/O	DQ13	1		Comp_of_IOT36A	TRUE		K12	C15
IOT37A	I/O	DQS13	1		True_of_IOT37B	NONE			A16
IOT37B	I/O	DQS13	1		Comp_of_IOT37A	NONE			B16
IOT38A	I/O	DQ13	1		True_of_IOT38B	TRUE	119	K11	A17
IOT38B	I/O	DQ13	1		Comp_of_IOT38A	TRUE	118	L13	B17
IOT39A	I/O	DQ13	1		True_of_IOT39B	NONE			D14
IOT39B	I/O	DQ13	1		Comp_of_IOT39A	NONE			D15
IOT3A	I/O	DQ15	0		True_of_IOT3B	NONE			E6
IOT3B	I/O	DQ15	0		Comp_of_IOT3A	NONE			E7
IOT40A	I/O	DQ13	1		True_of_IOT40B	TRUE	117	M14	A18
IOT40B	I/O	DQ13	1		Comp_of_IOT40A	TRUE	116	M15	A19
IOT41A	I/O	DQ13	1		True_of_IOT41B	NONE			C16
IOT41B	I/O	DQ13	1		Comp_of_IOT41A	NONE			C17
IOT42A	I/O	DQ13	1		True_of_IOT42B	TRUE	115		
IOT42B	I/O	DQ13	1		Comp_of_IOT42A	TRUE	114		
IOT43A	I/O	DQ13	1		True_of_IOT43B	NONE			A20
IOT43B	I/O	DQ13	1		Comp_of_IOT43A	NONE			A21
IOT44A	I/O	DQ13	1		True_of_IOT44B	TRUE		D14	C18
IOT44B	I/O	DQ13	1		Comp_of_IOT44A	TRUE		E15	C19
IOT45A	I/O	DQ13	1		True_of_IOT45B	NONE			
IOT45B	I/O	DQ13	1		Comp_of_IOT45A	NONE			
IOT48A	I/O	DQS12	1		True_of_IOT48B	TRUE	113	N15	D16
IOT48B	I/O	DQS12	1		Comp_of_IOT48A	TRUE	112	P16	E16
IOT49A	I/O	DQ12	1		True_of_IOT49B	NONE			
IOT49B	I/O	DQ12	1		Comp_of_IOT49A	NONE			
IOT4A	I/O	DQ15	0		True_of_IOT4B	TRUE	140	D16	D4
IOT4B	I/O	DQ15	0		Comp_of_IOT4A	TRUE	139	E14	C4
IOT50A	I/O	DQ12	1		True_of_IOT50B	TRUE	111		E14
IOT50B	I/O	DQ12	1		Comp_of_IOT50A	TRUE	110		E15
IOT51A	I/O	DQ12	1		True_of_IOT51B	NONE			D17

Pin List

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOT51B	I/O	DQ12	1		Comp_of_IOT51A	NONE			D18
IOT52A	I/O	DQ12	1		True_of_IOT52B	TRUE		N16	
IOT52B	I/O	DQ12	1		Comp_of_IOT52A	TRUE		N14	
IOT53A	I/O	DQ12	1		True_of_IOT53B	NONE			F16
IOT53B	I/O	DQ12	1		Comp_of_IOT53A	NONE			F17
IOT54A	I/O	DQ12	1		True_of_IOT54B	TRUE		P15	A22
IOT54B	I/O	DQ12	1		Comp_of_IOT54A	TRUE		R16	B22
IOT55A	I/O	DQ12	1		True_of_IOT55B	NONE			E17
IOT55B/JTAGSEL_N	I/O	DQ12	1	JTAGSEL_N	Comp_of_IOT55A	NONE			E18
IOT5A	I/O	DQ15	0		True_of_IOT5B	NONE		C16	
IOT5B	I/O	DQ15	0		Comp_of_IOT5A	NONE		D15	
IOT6A	I/O	DQ15	0		True_of_IOT6B	TRUE	138	E16	F6
IOT6B	I/O	DQ15	0		Comp_of_IOT6A	TRUE	137	F15	F7
IOT7A	I/O	DQ15	0		True_of_IOT7B	NONE	136		C5
IOT7B	I/O	DQ15	0		Comp_of_IOT7A	NONE	135		C6
IOT8A	I/O	DQ15	0		True_of_IOT8B	TRUE		F13	
IOT8B	I/O	DQ15	0		Comp_of_IOT8A	TRUE		G12	
IOT9A	I/O	DQS15	0		True_of_IOT9B	NONE		F14	B1
IOT9B	I/O	DQS15	0		Comp_of_IOT9A	NONE		F16	A1
MODE0	I/O	DQ9	3		True_of_IOR30B	NONE	144	M16	T22
MODE1	I/O	DQ9	3		Comp_of_IOR30A	NONE	142	B16	U22
MODE2	I/O	DQ9	3		True_of_IOR31B	TRUE	143	C15	U21
VCC	Power		N/A				1		
VCC	Power		N/A				73		
VCC	Power		N/A				108		
VCC	Power		N/A						G10
VCC	Power		N/A						G11
VCC	Power		N/A					K10	G12
VCC	Power		N/A					T1	G13
VCC	Power		N/A					T16	G14
VCC	Power		N/A						G15
VCC	Power		N/A						G16
VCC	Power		N/A					A1	G7

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
VCC	Power		N/A					A16	G8
VCC	Power		N/A					G7	G9
VCC	Power		N/A						H16
VCC	Power		N/A						H7
VCC	Power		N/A						J16
VCC	Power		N/A						J7
VCC	Power		N/A						L16
VCC	Power		N/A						L7
VCC	Power		N/A						M16
VCC	Power		N/A						M7
VCC	Power		N/A						P16
VCC	Power		N/A						P7
VCC	Power		N/A						R16
VCC	Power		N/A						R7
VCC	Power		N/A						T10
VCC	Power		N/A						T11
VCC	Power		N/A						T12
VCC	Power		N/A						T13
VCC	Power		N/A						T14
VCC	Power		N/A						T15
VCC	Power		N/A						T16
VCC	Power		N/A						T7
VCC	Power		N/A						T8
VCC	Power		N/A						T9
VCC/VCCPLLL1	Power		N/A				36		
VCCO0	Power		N/A				127		
VCCO0	Power		N/A					H10	B10
VCCO0	Power		N/A					E13	B5
VCCO0	Power		N/A						F11
VCCO1	Power		N/A				109		
VCCO1	Power		N/A					J10	B14
VCCO1	Power		N/A					M13	B19
VCCO1	Power		N/A						F12

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
VCCO2	Power		N/A					N12	E21
VCCO2	Power		N/A						K21
VCCO2	Power		N/A						L17
VCCO2/VCCX	Power		N/A				103		
VCCO3	Power		N/A				77		
VCCO3	Power		N/A				91		
VCCO3	Power		N/A					K8	M17
VCCO3	Power		N/A					N5	P21
VCCO3	Power		N/A						W21
VCCO4	Power		N/A				55		
VCCO4	Power		N/A					M4	AA13
VCCO4	Power		N/A					J7	AA18
VCCO4	Power		N/A						U12
VCCO5	Power		N/A				37		
VCCO5	Power		N/A					H7	AA4
VCCO5	Power		N/A						AA9
VCCO5	Power		N/A					E4	U11
VCCO6	Power		N/A					D5	M6
VCCO6	Power		N/A						N2
VCCO6	Power		N/A						V2
VCCO6/VCCX	Power		N/A				31		
VCCO7	Power		N/A				5		
VCCO7	Power		N/A				19		
VCCO7	Power		N/A					G9	D2
VCCO7	Power		N/A					D12	J2
VCCO7	Power		N/A						L6
VCCPLLL	Power		N/A						K7
VCCPLLL	Power		N/A					G10	N7
VCCPLLL0	Power		N/A				8		
VCCPLLR	Power		N/A						K16
VCCPLLR	Power		N/A					K7	N16
VCCPLLR0	Power		N/A				104		
VCCPLLR1	Power		N/A				81		

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
VCCX	Power		N/A					K9	F14
VCCX	Power		N/A					G8	F9
VCCX	Power		N/A						J17
VCCX	Power		N/A						J6
VCCX	Power		N/A						P17
VCCX	Power		N/A						P6
VCCX	Power		N/A						U14
VCCX	Power		N/A						U9
VSS	Ground		N/A				2		
VSS	Ground		N/A				17		
VSS	Ground		N/A				35		
VSS	Ground		N/A				53		
VSS	Ground		N/A				74		
VSS	Ground		N/A				89		
VSS	Ground		N/A				107		
VSS	Ground		N/A					C3	AA10
VSS	Ground		N/A					C14	AA14
VSS	Ground		N/A					D4	AA19
VSS	Ground		N/A					B15	AA5
VSS	Ground		N/A					E5	B13
VSS	Ground		N/A					E12	B18
VSS	Ground		N/A					B2	B4
VSS	Ground		N/A					D13	B9
VSS	Ground		N/A					F6	D21
VSS	Ground		N/A					F11	E2
VSS	Ground		N/A						F10
VSS	Ground		N/A						F13
VSS	Ground		N/A						F15
VSS	Ground		N/A						F8
VSS	Ground		N/A					J8	H10
VSS	Ground		N/A					J9	H11
VSS	Ground		N/A					L6	H12
VSS	Ground		N/A					L11	H13

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
VSS	Ground		N/A					M5	H14
VSS	Ground		N/A					M12	H15
VSS	Ground		N/A						H17
VSS	Ground		N/A						H6
VSS	Ground		N/A					H8	H8
VSS	Ground		N/A					H9	H9
VSS	Ground		N/A					P3	J10
VSS	Ground		N/A					P14	J11
VSS	Ground		N/A					R2	J12
VSS	Ground		N/A					R15	J13
VSS	Ground		N/A						J14
VSS	Ground		N/A						J15
VSS	Ground		N/A						J21
VSS	Ground		N/A					N4	J8
VSS	Ground		N/A					N13	J9
VSS	Ground		N/A						K10
VSS	Ground		N/A						K11
VSS	Ground		N/A						K12
VSS	Ground		N/A						K13
VSS	Ground		N/A						K14
VSS	Ground		N/A						K15
VSS	Ground		N/A						K17
VSS	Ground		N/A						K2
VSS	Ground		N/A						K6
VSS	Ground		N/A						K8
VSS	Ground		N/A						K9
VSS	Ground		N/A						L10
VSS	Ground		N/A						L11
VSS	Ground		N/A						L12
VSS	Ground		N/A						L13
VSS	Ground		N/A						L14
VSS	Ground		N/A						L15
VSS	Ground		N/A						L8

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
VSS	Ground		N/A						L9
VSS	Ground		N/A						M10
VSS	Ground		N/A						M11
VSS	Ground		N/A						M12
VSS	Ground		N/A						M13
VSS	Ground		N/A						M14
VSS	Ground		N/A						M15
VSS	Ground		N/A						M8
VSS	Ground		N/A						M9
VSS	Ground		N/A						N10
VSS	Ground		N/A						N11
VSS	Ground		N/A						N12
VSS	Ground		N/A						N13
VSS	Ground		N/A						N14
VSS	Ground		N/A						N15
VSS	Ground		N/A						N21
VSS	Ground		N/A						N6
VSS	Ground		N/A						N8
VSS	Ground		N/A						N9
VSS	Ground		N/A						P10
VSS	Ground		N/A						P11
VSS	Ground		N/A						P12
VSS	Ground		N/A						P13
VSS	Ground		N/A						P14
VSS	Ground		N/A						P15
VSS	Ground		N/A						P2
VSS	Ground		N/A						P8
VSS	Ground		N/A						P9
VSS	Ground		N/A						R10
VSS	Ground		N/A						R11
VSS	Ground		N/A						R12
VSS	Ground		N/A						R13
VSS	Ground		N/A						R14

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
VSS	Ground		N/A						R15
VSS	Ground		N/A						R17
VSS	Ground		N/A						R6
VSS	Ground		N/A						R8
VSS	Ground		N/A						R9
VSS	Ground		N/A						U10
VSS	Ground		N/A						U13
VSS	Ground		N/A						U15
VSS	Ground		N/A						U8
VSS	Ground		N/A						V21
VSS	Ground		N/A						W2

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
BANK7 True LVDS Pair									
IOL11A	I/O	DQ1	7		True_of_IOL11B	TRUE			C2
IOL11B	I/O	DQ1	7		Comp_of_IOL11A	TRUE			C1
IOL13A	I/O	DQ1	7		True_of_IOL13B	TRUE		B11	
IOL13B	I/O	DQ1	7		Comp_of_IOL13A	TRUE		A12	
IOL15A	I/O	DQ1	7		True_of_IOL15B	TRUE		A11	F1
IOL15B	I/O	DQ1	7		Comp_of_IOL15A	TRUE		C11	G1
IOL17A	I/O	DQ1	7		True_of_IOL17B	TRUE		D10	H3
IOL17B	I/O	DQ1	7		Comp_of_IOL17A	TRUE		E10	J3
IOL20A	I/O	DQ1	7		True_of_IOL20B	TRUE			J1
IOL20B	I/O	DQ1	7		Comp_of_IOL20A	TRUE			K1
IOL22A	I/O	DQS1	7		True_of_IOL22B	TRUE	9		L2
IOL22B	I/O	DQS1	7		Comp_of_IOL22A	TRUE	10		L1
IOL24A	I/O	DQ1	7		True_of_IOL24B	TRUE			K4
IOL24B	I/O	DQ1	7		Comp_of_IOL24A	TRUE			L4
IOL26A	I/O	DQ1	7		True_of_IOL26B	TRUE			P1
IOL26B	I/O	DQ1	7		Comp_of_IOL26A	TRUE			N1
IOL2A	I/O	DQ0	7		True_of_IOL2B	TRUE	3	B14	E5
IOL2B	I/O	DQ0	7		Comp_of_IOL2A	TRUE	4	A15	F5
IOL4A	I/O	DQ0	7		True_of_IOL4B	TRUE			G6
IOL4B	I/O	DQ0	7		Comp_of_IOL4A	TRUE			G5
IOL6A	I/O	DQS0	7		True_of_IOL6B	TRUE			E4
IOL6B	I/O	DQS0	7		Comp_of_IOL6A	TRUE			E3
IOL8A/LPLL1_T_fb	I/O	DQ0	7	LPLL1_T_fb	True_of_IOL8B	TRUE		B13	F3
IOL8B/LPLL1_C_fb	I/O	DQ0	7	LPLL1_C_fb	Comp_of_IOL8A	TRUE		A14	G3
BANK6 True LVDS Pair									
IOL29A/GCLKT_6	I/O	DQ2	6	GCLKT_6	True_of_IOL29B	TRUE	25	C8	M4
IOL29B/GCLKC_6	I/O	DQ2	6	GCLKC_6	Comp_of_IOL29A	TRUE	26	A8	M3
IOL31A	I/O	DQ2	6		True_of_IOL31B	TRUE		F9	N4
IOL31B	I/O	DQ2	6		Comp_of_IOL31A	TRUE		E11	N3
IOL33A	I/O	DQ2	6		True_of_IOL33B	TRUE	27	B9	T2
IOL33B	I/O	DQ2	6		Comp_of_IOL33A	TRUE	28	A10	R2

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOL35A	I/O	DQ2	6		True_of_IOL35B	TRUE		F8	P3
IOL35B	I/O	DQ2	6		Comp_of_IOL35A	TRUE		D9	R3
IOL38A	I/O	DQ2	6		True_of_IOL38B	TRUE		D8	Y1
IOL38B	I/O	DQ2	6		Comp_of_IOL38A	TRUE		E9	Y2
IOL40A	I/O	DQ2	6		True_of_IOL40B	TRUE		B7	
IOL40B	I/O	DQ2	6		Comp_of_IOL40A	TRUE		C7	
IOL42A	I/O	DQ2	6		True_of_IOL42B	TRUE	32		
IOL42B	I/O	DQ2	6		Comp_of_IOL42A	TRUE	33		
IOL44A	I/O	DQ2	6		True_of_IOL44B	TRUE			V3
IOL44B	I/O	DQ2	6		Comp_of_IOL44A	TRUE			W3
IOL47A/LPLL2_T_fb	I/O	DQ3	6	LPLL2_T_fb	True_of_IOL47B	TRUE		C4	P5
IOL47B/LPLL2_C_fb	I/O	DQ3	6	LPLL2_C_fb	Comp_of_IOL47A	TRUE		B5	R5
IOL49A	I/O	DQ3	6		True_of_IOL49B	TRUE			
IOL49B	I/O	DQ3	6		Comp_of_IOL49A	TRUE			
IOL51A	I/O	DQ3	6		True_of_IOL51B	TRUE			
IOL51B	I/O	DQ3	6		Comp_of_IOL51A	TRUE			
IOL53A	I/O	DQ3	6		True_of_IOL53B	TRUE		E6	V5
IOL53B	I/O	DQ3	6		Comp_of_IOL53A	TRUE		D7	U5
BANK5 True LVDS Pair									
IOB12A	I/O	DQ5	5		True_of_IOB12B	TRUE	44	E2	
IOB12B	I/O	DQ5	5		Comp_of_IOB12A	TRUE	45	E3	
IOB14A	I/O	DQ5	5		True_of_IOB14B	TRUE	46	C1	Y6
IOB14B	I/O	DQ5	5		Comp_of_IOB14A	TRUE	47	D2	AA6
IOB16A	I/O	DQ5	5		True_of_IOB16B	TRUE		E1	W7
IOB16B	I/O	DQ5	5		Comp_of_IOB16A	TRUE		F2	W8
IOB18A	I/O	DQ5	5		True_of_IOB18B	TRUE		F4	Y7
IOB18B	I/O	DQ5	5		Comp_of_IOB18A	TRUE		G6	Y8
IOB20A	I/O	DQ5	5		True_of_IOB20B	TRUE	50	G5	W9
IOB20B	I/O	DQ5	5		Comp_of_IOB20A	TRUE	51	G4	Y9
IOB22A	I/O	DQ5	5		True_of_IOB22B	TRUE	52	F5	AA7
IOB22B	I/O	DQ5	5		Comp_of_IOB22A	TRUE	54	H6	AB7
IOB24A	I/O	DQ5	5		True_of_IOB24B	TRUE		G1	W10

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOB24B	I/O	DQ5	5		Comp_of_IOB24A	TRUE		H2	W11
IOB26A	I/O	DQ5	5		True_of_IOB26B	TRUE		H4	Y10
IOB26B	I/O	DQ5	5		Comp_of_IOB26A	TRUE		J6	Y11
IOB2A	I/O	DQ4	5		True_of_IOB2B	TRUE		A4	U6
IOB2B	I/O	DQ4	5		Comp_of_IOB2A	TRUE		C5	U7
IOB4A	I/O	DQ4	5		True_of_IOB4B	TRUE		A3	V6
IOB4B	I/O	DQ4	5		Comp_of_IOB4A	TRUE		B4	V7
IOB6A	I/O	DQ4	5		True_of_IOB6B	TRUE	40		Y4
IOB6B	I/O	DQ4	5		Comp_of_IOB6A	TRUE	41		Y5
IOB8A	I/O	DQ4	5		True_of_IOB8B	TRUE		B1	
IOB8B	I/O	DQ4	5		Comp_of_IOB8A	TRUE		C2	
BANK4 True LVDS Pair									
IOB30A/GCLKT_4	I/O	DQ6	4	GCLKT_4	True_of_IOB30B	TRUE	56	L2	AB12
IOB30B/GCLKC_4	I/O	DQ6	4	GCLKC_4	Comp_of_IOB30A	TRUE	57	M1	AA12
IOB32A	I/O	DQ6	4		True_of_IOB32B	TRUE		H3	W12
IOB32B	I/O	DQ6	4		Comp_of_IOB32A	TRUE		H1	W13
IOB34A	I/O	DQ6	4		True_of_IOB34B	TRUE	60	J2	AB15
IOB34B	I/O	DQ6	4		Comp_of_IOB34A	TRUE	61	K1	AA15
IOB36A	I/O	DQ6	4		True_of_IOB36B	TRUE		K3	AB16
IOB36B	I/O	DQ6	4		Comp_of_IOB36A	TRUE		K2	AA16
IOB38A	I/O	DQ6	4		True_of_IOB38B	TRUE	62	L1	V14
IOB38B	I/O	DQ6	4		Comp_of_IOB38A	TRUE	63	L3	V15
IOB40A	I/O	DQ6	4		True_of_IOB40B	TRUE	64	K5	AA17
IOB40B	I/O	DQ6	4		Comp_of_IOB40A	TRUE	65	L4	Y17
IOB42A	I/O	DQ6	4		True_of_IOB42B	TRUE	66	M3	
IOB42B	I/O	DQ6	4		Comp_of_IOB42A	TRUE	67	N1	
IOB44A	I/O	DQ6	4		True_of_IOB44B	TRUE		R1	Y16
IOB44B	I/O	DQ6	4		Comp_of_IOB44A	TRUE		P2	W16
IOB48A	I/O	DQS7	4		True_of_IOB48B	TRUE	68	R3	Y19
IOB48B	I/O	DQS7	4		Comp_of_IOB48A	TRUE	69	T2	Y18
IOB50A	I/O	DQ7	4		True_of_IOB50B	TRUE		P5	V16
IOB50B	I/O	DQ7	4		Comp_of_IOB50A	TRUE		R5	U16

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOB52A	I/O	DQ7	4		True_of_IOB52B	TRUE		R4	
IOB52B	I/O	DQ7	4		Comp_of_IOB52A	TRUE		T3	
IOB54A	I/O	DQ7	4		True_of_IOB54B	TRUE		R6	V17
IOB54B	I/O	DQ7	4		Comp_of_IOB54A	TRUE		T5	V18
BANK3 True LVDS Pair									
IOR29A/GCLKT_3	I/O	DQ9	3	GCLKT_3	True_of_IOR29B	TRUE		T7	P22
IOR29B/GCLKC_3	I/O	DQ9	3	GCLKC_3	Comp_of_IOR29A	TRUE		R8	R22
IOR33A/MI/D7	I/O	DQ9	3	MI/D7	True_of_IOR33B	TRUE	96	P10	P19
IOR33B/MO/D6	I/O	DQ9	3	MO/D6	Comp_of_IOR33A	TRUE	95	R10	P20
IOR35A/FASTRD_N/D3	I/O	DQ9	3	FASTRD_N/D3	True_of_IOR35B	TRUE	92	R9	R20
IOR35B/D2	I/O	DQ9	3	D2	Comp_of_IOR35A	TRUE	90	T10	R21
IOR38A/DIN	I/O	DQ9	3	DIN	True_of_IOR38B	TRUE	86	T9	T20
IOR38B/DOUT	I/O	DQ9	3	DOUT	Comp_of_IOR38A	TRUE	85	P9	U20
IOR40A	I/O	DQ9	3		True_of_IOR40B	TRUE		N8	
IOR40B	I/O	DQ9	3		Comp_of_IOR40A	TRUE		L9	
IOR42A	I/O	DQ9	3		True_of_IOR42B	TRUE	84	P8	
IOR42B	I/O	DQ9	3		Comp_of_IOR42A	TRUE	83	T8	
IOR44A	I/O	DQ9	3		True_of_IOR44B	TRUE		M6	Y22
IOR44B	I/O	DQ9	3		Comp_of_IOR44A	TRUE		L8	AA22
IOR47A/RPLL2_T_fb	I/O	DQ8	3	RPLL2_T_fb	True_of_IOR47B	TRUE		M7	Y21
IOR47B/RPLL2_C_fb	I/O	DQ8	3	RPLL2_C_fb	Comp_of_IOR47A	TRUE		N7	AA21
IOR49A	I/O	DQ8	3		True_of_IOR49B	TRUE	80	R7	
IOR49B	I/O	DQ8	3		Comp_of_IOR49A	TRUE	79	P7	
IOR51A	I/O	DQ8	3		True_of_IOR51B	TRUE			
IOR51B	I/O	DQ8	3		Comp_of_IOR51A	TRUE			
IOR53A	I/O	DQ8	3		True_of_IOR53B	TRUE		P6	T17
IOR53B	I/O	DQ8	3		Comp_of_IOR53A	TRUE		T6	U17
BANK2 True LVDS Pair									
IOR11A	I/O	DQ10	2		True_of_IOR11B	TRUE		R12	G19
IOR11B	I/O	DQ10	2		Comp_of_IOR11A	TRUE		P13	G20
IOR13A	I/O	DQ10	2		True_of_IOR13B	TRUE			
IOR13B	I/O	DQ10	2		Comp_of_IOR13A	TRUE			

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOR15A	I/O	DQ10	2		True_of_IOR15B	TRUE			H20
IOR15B	I/O	DQ10	2		Comp_of_IOR15A	TRUE			H21
IOR17A	I/O	DQ10	2		True_of_IOR17B	TRUE		R11	F22
IOR17B	I/O	DQ10	2		Comp_of_IOR17A	TRUE		T12	E22
IOR20A	I/O	DQ10	2		True_of_IOR20B	TRUE	102	R13	H22
IOR20B	I/O	DQ10	2		Comp_of_IOR20A	TRUE	101	T14	J22
IOR22A	I/O	DQS10	2		True_of_IOR22B	TRUE	100	M10	K19
IOR22B	I/O	DQS10	2		Comp_of_IOR22A	TRUE	99	N11	L19
IOR24A	I/O	DQ10	2		True_of_IOR24B	TRUE		T11	L21
IOR24B	I/O	DQ10	2		Comp_of_IOR24A	TRUE		P11	M21
IOR26A/TCK	I/O	DQ10	2	TCK	True_of_IOR26B	TRUE	14	A7	N20
IOR26B/TDI	I/O	DQ10	2	TDI	Comp_of_IOR26A	TRUE	16	A6	M20
IOR2A	I/O	DQ11	2		True_of_IOR2B	TRUE			F18
IOR2B	I/O	DQ11	2		Comp_of_IOR2A	TRUE			F19
IOR4A	I/O	DQ11	2		True_of_IOR4B	TRUE			G17
IOR4B	I/O	DQ11	2		Comp_of_IOR4A	TRUE			G18
IOR6A	I/O	DQS11	2		True_of_IOR6B	TRUE			D19
IOR6B	I/O	DQS11	2		Comp_of_IOR6A	TRUE			D20
IOR8A/RPLL1_T_fb	I/O	DQ11	2	RPLL1_T_fb	True_of_IOR8B	TRUE		P12	B21
IOR8B/RPLL1_C_fb	I/O	DQ11	2	RPLL1_C_fb	Comp_of_IOR8A	TRUE		T13	C21
BANK1 True LVDS Pair									
IOT30A/GCLKT_1	I/O	DQ13	1	GCLKT_1	True_of_IOT30B	TRUE	121	K14	D11
IOT30B/GCLKC_1	I/O	DQ13	1	GCLKC_1	Comp_of_IOT30A	TRUE	120	K15	D12
IOT32A	I/O	DQ13	1		True_of_IOT32B	TRUE		J11	E12
IOT32B	I/O	DQ13	1		Comp_of_IOT32A	TRUE		L12	E13
IOT34A	I/O	DQ13	1		True_of_IOT34B	TRUE		L16	A15
IOT34B	I/O	DQ13	1		Comp_of_IOT34A	TRUE		L14	B15
IOT36A	I/O	DQ13	1		True_of_IOT36B	TRUE		K13	C14
IOT36B	I/O	DQ13	1		Comp_of_IOT36A	TRUE		K12	C15
IOT38A	I/O	DQ13	1		True_of_IOT38B	TRUE	119	K11	A17
IOT38B	I/O	DQ13	1		Comp_of_IOT38A	TRUE	118	L13	B17
IOT40A	I/O	DQ13	1		True_of_IOT40B	TRUE	117	M14	A18
IOT40B	I/O	DQ13	1		Comp_of_IOT40A	TRUE	116	M15	A19

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOT42A	I/O	DQ13	1		True_of_IOT42B	TRUE	115		
IOT42B	I/O	DQ13	1		Comp_of_IOT42A	TRUE	114		
IOT44A	I/O	DQ13	1		True_of_IOT44B	TRUE		D14	C18
IOT44B	I/O	DQ13	1		Comp_of_IOT44A	TRUE		E15	C19
IOT48A	I/O	DQS12	1		True_of_IOT48B	TRUE	113	N15	D16
IOT48B	I/O	DQS12	1		Comp_of_IOT48A	TRUE	112	P16	E16
IOT50A	I/O	DQ12	1		True_of_IOT50B	TRUE	111		E14
IOT50B	I/O	DQ12	1		Comp_of_IOT50A	TRUE	110		E15
IOT52A	I/O	DQ12	1		True_of_IOT52B	TRUE		N16	
IOT52B	I/O	DQ12	1		Comp_of_IOT52A	TRUE		N14	
IOT54A	I/O	DQ12	1		True_of_IOT54B	TRUE		P15	A22
IOT54B	I/O	DQ12	1		Comp_of_IOT54A	TRUE		R16	B22
BANK0 True LVDS Pair									
IOT12A	I/O	DQ14	0		True_of_IOT12B	TRUE	134	F12	
IOT12B	I/O	DQ14	0		Comp_of_IOT12A	TRUE	133	G13	
IOT14A	I/O	DQ14	0		True_of_IOT14B	TRUE	132	G11	A2
IOT14B	I/O	DQ14	0		Comp_of_IOT14A	TRUE	131	H12	A3
IOT16A	I/O	DQ14	0		True_of_IOT16B	TRUE		G16	C7
IOT16B	I/O	DQ14	0		Comp_of_IOT16A	TRUE		H15	C8
IOT18A	I/O	DQ14	0		True_of_IOT18B	TRUE		H13	B6
IOT18B	I/O	DQ14	0		Comp_of_IOT18A	TRUE		J12	A6
IOT20A	I/O	DQ14	0		True_of_IOT20B	TRUE		H14	D9
IOT20B	I/O	DQ14	0		Comp_of_IOT20A	TRUE		H16	D10
IOT22A	I/O	DQ14	0		True_of_IOT22B	TRUE		J16	C9
IOT22B	I/O	DQ14	0		Comp_of_IOT22A	TRUE		J14	C10
IOT24A	I/O	DQ14	0		True_of_IOT24B	TRUE		J15	A9
IOT24B	I/O	DQ14	0		Comp_of_IOT24A	TRUE		K16	A10
IOT26A	I/O	DQ14	0		True_of_IOT26B	TRUE			A11
IOT26B	I/O	DQ14	0		Comp_of_IOT26A	TRUE			A12
IOT2A	I/O	DQ15	0		True_of_IOT2B	TRUE			D5
IOT2B	I/O	DQ15	0		Comp_of_IOT2A	TRUE			D6
IOT4A	I/O	DQ15	0		True_of_IOT4B	TRUE	140	D16	D4

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	LQ144	PG256	PG484
IOT4B	I/O	DQ15	0		Comp_of_IOT4A	TRUE	139	E14	C4
IOT6A	I/O	DQ15	0		True_of_IOT6B	TRUE	138	E16	F6
IOT6B	I/O	DQ15	0		Comp_of_IOT6A	TRUE	137	F15	F7
IOT8A	I/O	DQ15	0		True_of_IOT8B	TRUE		F13	
IOT8B	I/O	DQ15	0		Comp_of_IOT8A	TRUE		G12	